

2007年11月27日決定版

JST-CREST 研究領域「ディペンダブル VLSI システムの基盤技術」
平成 19 年度 ワークショップ開催要旨

研究総括 浅井彰二郎
JST 事務局

1. 目的

本 CREST 研究領域内外にわたる課題共有、情報交流、意見交換、研究成果普及のための討論の場を提供する。具体的には以下の活動の推進の場とする。

- 1) 各研究チームの目標、計画、進捗、成果の報告と周知、ならびに関係する研究者・機関との意見交換。
- 2) 実 VLSI、実システムの実装とフィールド動作に即した研究を遂行し、実用的な成果に導くための、要求課題のインプットや結果の実証に関する情報交換や意見交換の推進。
- 3) 次年度の研究提案誘致を含む、当該研究分野の活性化の推進。

- 関連技術の進歩に役立つ実質的な議論のできる会議とする。
- 外部招待者と本領域の研究者を中心に、規模の大き過ぎない、セミオープン形式とする。

2. アジェンダ／講演者

- 1) 外部からの招待講演
- 2) 研究代表者による講演
- 3) パネルディスカッション
外部招待者、研究代表者、領域アドバイザーをもってパネルを構成。

外部からの講演者、パネリストは、本研究にとっての①想定ユーザー、②システム高位階層分野の方とし、システムや VLSI の設計の立場からディペンダビリティについて論じていただく。

①は VLSI 産業、EDA 産業②は宇宙航空、通信（キャリア or 機器メーカー）、自動車・住居・交通インフラ、制御システム、医療機器、コンピュータ、ロボットなどの産業、関連ソフトウェア産業または関連研究機関を想定。

3. 開催日

2007年12月1日（土）

4. 場所

JST ホール（東京都千代田区四番町 JST 東京本部 B1F）

5. 出席者 規模 60～80 人程度

以上

プログラム

10:00-10:15 開会挨拶 ～本研究領域の運営方針について～
研究総括 浅井 彰二郎 (株式会社リガク 取締役副社長)

セッション1：招待講演「システムのディペンダビリティ」(発表30分 質疑10分)

座長：領域アドバイザー 菊野 亨 (大阪大学 教授)

10:15-10:55 <招待講演> 信頼性維持の低コスト化を実現するディペンダブルLSI技術
講演者 水野 正之 (NEC デバイスプラットフォーム研究所 研究部長)

10:55-11:35 <招待講演> 自動車のディペンダビリティ設計とVLSIへの要求
講演者 服部 雅之 (トヨタ自動車株式会社
BR制御ソフトウェア開発室 主査)

11:35-12:15 <招待講演> 生産制御システムのディペンダビリティ設計とVLSI
講演者 小宮 浩義 (横河電機株式会社システム事業センター
ハードウェア技術部 部長)

12:15-13:10 休憩 (昼食)

セッション2：研究代表者発表 (発表30分、質疑10分)

座長：領域アドバイザー 高橋 忠幸 (宇宙航空研究開発機構 教授)

13:10-13:50 ロバストファブリックを用いたディペンダブルVLSIプラットフォーム
研究代表者 小野寺 秀俊 (京都大学大学院情報学研究科 教授)

13:50-14:30 アーキテクチャと形式的検証の協調による超ディペンダブルVLSI
研究代表者 坂井 修一 (東京大学大学院情報理工学研究科 教授)

14:30-15:10 ディペンダブルワイヤレスシステム・デバイスの開発
研究代表者 坪内 和夫 (東北大学電気通信研究所 教授/IT-21センター長)

15:10-15:50 統合的高信頼化設計のためのモデル化と検出・訂正・回復技術
研究代表者 安浦 寛人 (九州大学大学院システム情報科学研究院 教授/システム
LSI研究センター長)

15:50-16:10 休憩

セッション3：パネルディスカッション

座長：研究総括 浅井 彰二郎 (株式会社リガク 取締役副社長)

16:10-17:40 「ディペンダブルVLSI 研究に求められるもの」
～システムやVLSI設計の立場からディペンダビリティについて討論～
パネリスト (次ページ参照)：招待パネリスト、領域アドバイザー、研究代表者

17:40-17:45 閉会挨拶 J S T
(18:00-19:30 研究交流会)

パネリスト

1. 招待パネリスト

栄藤 稔	株式会社エヌ・ティ・ティ・ドコモ総合研究所 次長
鬼頭 公治	株式会社半導体理工学研究センター 執行役員 企画部長
久保山 智司	独立行政法人宇宙航空研究開発機構総合技術研究本部部品・材料・機構技術グループ 技術領域リーダー
所 眞理雄	ソニー株式会社 業務執行役員 SVP/ 株式会社ソニーコンピューターサイエンス研究所 代表取締役社長
宮森 高	株式会社東芝セミコンダクター社半導体研究開発センターデジタルメディア SoC 技術開発部 開発主幹

2. CREST「DVLSI」領域からのパネリスト

- ・ 研究総括：パネルディスカッションの座長

浅井 彰二郎	株式会社リガク 取締役副社長
--------	----------------

- ・ 領域アドバイザー

西 直樹	日本電気株式会社 システム IP コア研究所 研究所長
野口 孝樹	株式会社ルネサステクノロジ システムソリューション統括本部 システムソリューション第四事業部 副事業部長

- ・ 研究代表者

小野寺 秀俊	京都大学大学院情報学研究科 教授
坂井 修一	東京大学大学院情報理工学研究科 教授
坪内 和夫	東北大学電気通信研究所 教授/IT-21 センター長
安浦 寛人	九州大学システム情報科学研究院 教授/システム LSI 研究センター長

JST CREST 「ディペンダブル VLSI システムの基盤技術」研究領域
平成 19 年度 ワークショップ会場 【2007/12/1(土) 10:00～開催】



ワークショップ会場住所

〒102-8666

独立行政法人科学技術振興機構(JST)東京本部
東京都千代田区四番町 5-3 サイエンスプラザ B1F

当日の連絡先:03-5214-8479 または 携帯 080-1018-3584

ワークショップ会場へのアクセス

- ・JR「市ヶ谷駅」より徒歩約 10 分
- ・東京メトロ有楽町線「麹町駅」(6 番口)より徒歩約 5 分
- ・都営新宿線、東京メトロ南北線「市ヶ谷駅」(A1-3 番口)より徒歩約 10 分
- ・東京メトロ半蔵門線「半蔵門駅」(5 番口)より 徒歩約 10 分

JR「東京駅」より JR「市ヶ谷」駅

JR 中央線<高尾方面行>→JR「お茶の水」駅→JR 総武線<中野方面行>→JR「市ヶ谷」駅

東京国際空港(羽田空港)より JR「市ヶ谷」駅

東京モノレール<浜松町行>→東京モノレール「浜松町」駅から JR「浜松町」駅乗り換え→JR 山手線<内回り>→JR「秋葉原」駅→JR 総武線<中野方面行>→JR「市ヶ谷」駅