

CREST「ディペンダブルVLSIシステムの基盤技術」研究領域

平成25年度 第2回領域会議議事次第

開催目的：

- ・ 今年度最後の領域会議として、研究成果発信状況、効果実証や成果移転などの状況、ならびに期間終了後の展開計画・状況を発表し、企業等ユーザを含めた内外の討論の場とする。

日程：3月8日（土）9:00-17:00

場所：科学技術振興機構 JST四番町地下1階ホール（千代田区四番町5-3 サイエンスプラザ）

出席者：研究総括、アドバイザー、研究代表者・主たる共同研究者・共同研究者、外部招待者

**【アジェンダ】（敬称略）**

9:00-9:20 浅井彰二郎 総括挨拶

セッション1：チェア 西直樹、高山浩一郎

9:20-10:10 招待講演：「ビッグデータとディペンダブルVLSI」 矢野和男

応用編構想に沿った発表（チーム代表者1件発表15分、外部討論者コメント5分、2人）

10:10-10:35 梶原チーム発表（梶原誠司）：フィールド高信頼化のためのDART技術とその応用  
外部討論者：①島村光太郎（日立製作所）、②田代維史（（独）交通安全環境研究所）

10:35-11:00 坂井チーム発表（招待発表）（藤田昌宏）：形式的手法に基づく論理設計  
デバッグ技術の実設計への摘要と評価・改良  
外部討論者：①吉川隆英（富士通研究所）

11:00-11:25 小柳チーム発表（小柳光正）：車載用三次元積層型ディペンダブル画像処理  
プロセッサ  
外部討論者：①萩原 孝（NEC）、②長谷川淳（ルネサスシステムデザイン）

11:25-11:50 米田チーム発表（米田友洋）：ディペンダブルネットワークオンチップ  
プラットフォームによる次世代統合型ECU  
外部討論者：①橋本一也（ガイオテクノロジー）、②西直樹（NEC）

11:50-12:15 吉本チーム発表（吉本雅彦）：①動的電圧変動への耐量を向上させたレジリ  
エント・キャッシュメモリ、  
②SRAM故障注入技術と車載プロセッサシステムのVirtualization評価  
外部討論者：①村田明隆（デンソー）、②中村弘（日本シノプシス）

12:15-12:40 藤野チーム発表（鈴木大輔）：機器認証機能のためのセキュリティコンポー  
ネント  
外部討論者：①伊藤智康（デンソー）、②植村 泰佳（電子商取引安全技術研究組合（ECSEC））

\*\*\* (12:40-13:40 昼休み) \*\*\*\*\*

**セッション2** : 研究チーム発表 チェア 増淵美生、高山浩一郎

応用編構想に沿った発表 (チーム代表者1件発表15分、外部招待者コメント5分、2人)

**13:40-14:05 坪内チーム発表** (坪内和夫) : ディペンダブル・エア : 地上系/衛星系統合無線通信ネットワーク

外部討論者 : ①片山武彦 (ソフトバンク)、②大熊 宏 (ルネサスエレクトロニクス)

**14:05-14:30 山崎チーム発表** (山崎信行) : 分散制御用Dependable Responsive Multithreaded Processor (D-RMTP)

外部討論者 : ①及川 晋 (トヨタ自動車)、②長谷川淳 (ルネサスシステムデザイン)

**14:30-14:55 竹内チーム発表** (黒田忠広) : 電磁界結合を用いたディペンダブル実装

外部討論者 : ①市川愉 (宇宙航空研究開発機構)、②増淵美生 (東芝)

**14:55-15:20 小野寺チーム発表** (小野寺秀俊) : 宇宙用再構成デバイスへの展開

外部討論者 : ①檜原弘樹 (NEC東芝スペース)、②能町正治 (大阪大学)

15:20-15:30 (休憩)

**セッション3** :

15:30-17:00 デモ・ポスター展示

17:00-19:00 意見交換会 (2時間)