

科学技術振興機構 戦略的創造研究推進事業CREST

研究領域「ディペンダブルVLSIシステムの基盤技術」

「ディペンダブルVLSIシステムワークショップ2011/12」開催概要

1. 開催概要

- (1) 開催日：平成23年12月3日（土）10：00～18：00
- (2) 会場：東京大学 武田ホール(武田先端知ビル)
(東京都文京区本郷7-3-1、最寄り駅：千代田線根津駅、南北線東大前駅)
- (3) 参加費：無料（交流会は会費制）
- (4) 開催人数規模：150名程度
- (5) 主催：独立行政法人科学技術振興機構

2. 開催趣旨

VLSIメーカ、VLSIを使ったシステムメーカ・運用者・ユーザなどに参加いただき、本領域関係者との間で、VLSIシステムのディペンダビリティについての課題共有、情報・意見交換、成果の実証や技術移転に向けた協力関係の構築を促進する。

具体的な内容は以下の通り。

- ① 今回のワークショップの研究チーム発表については、特に組込み展後の最大限の改良も含めて展示する。各チームからのご招待者にもご出席・討論をお願いする。
- ② 招待講演者による、ディペンダブルVLSIシステム応用例と期待等の発表
- ③ 研究成果の実証・実システム適用について、H19年採択チームとそのチームからの指名ご招待者によるパネル討論：
「出口戦略—DVLSI研究領域の研究成果を産業、生活の革新につなぐ」、
- ④ 参加者間における情報交換、意見交換、関係研究分野の活性化の推進

3. 開催形態等

(1) 開催形態

外部招待者と本領域の研究者を中心に、規模の大きすぎないセミオープン形式とする。

4. 参加対象層（想定）

- (1) 産業界：VLSIメーカ、EDAツールベンダ／宇宙航空、通信（キャリア、機器メーカ）、自動車・住居・交通インフラ、制御システム、医療機器、コンピュータ、ロボットなどの産業、関連ソフトウェア産業
- (2) アカデミア：本領域に関係する研究分野の研究者

（次ページ以降、プログラム案）

「ディペンダブルVLSIシステムワークショップ 2011/12」プログラム

(以下、敬称略)

10:00-10:15 開会挨拶 ～DVLSI研究の目的と現状について～
研究総括 浅井彰二郎 (株)リガク 取締役副社長)

セッション1：デモ・展示討論 (10:15～12:30)

ポスターパネル、実物デモ展示見学、討論 (全チーム)

(組込み展後の最大限の改良も含めて展示する。各チームからのご招待者にもご出席・討論をお願いします。)

12:30-14:00 休憩 (昼食)

セッション2：招待講演「ディペンダブルVLSIシステム応用例と期待について」 (発表30分、質疑10分)

座長：研究代表者 小柳光正 (東北大学 未来科学技術共同研究センター 教授)

14:00-14:40 「ディペンダブルな移動無線システムの構築に向けて」
ソフトバンクテレコム 顧問 弓削哲也

14:40-15:20 「実用準天頂衛星システムの整備に向けて」
内閣官房宇宙開発戦略本部事務局 内閣審議官 片瀬裕文

15:20-16:00 「エレクトロニクス産業の再生に向けて」
科学技術振興機構 理事長 中村道治

16:00-16:10 休憩

セッション3：パネルセッション「出口戦略-DVLSI研究領域の研究成果を産業、生活の革新につなぐ」 (16:10～17:40) (発表各5分、全体討論50分)

モデレータ：研究総括 浅井彰二郎 (株)リガク 取締役副社長)

パネリスト：

外部招待者：金川信康 (日立)，中村英之 (ルネサス)，深石宗生 (NEC)，本村真人 (北大)

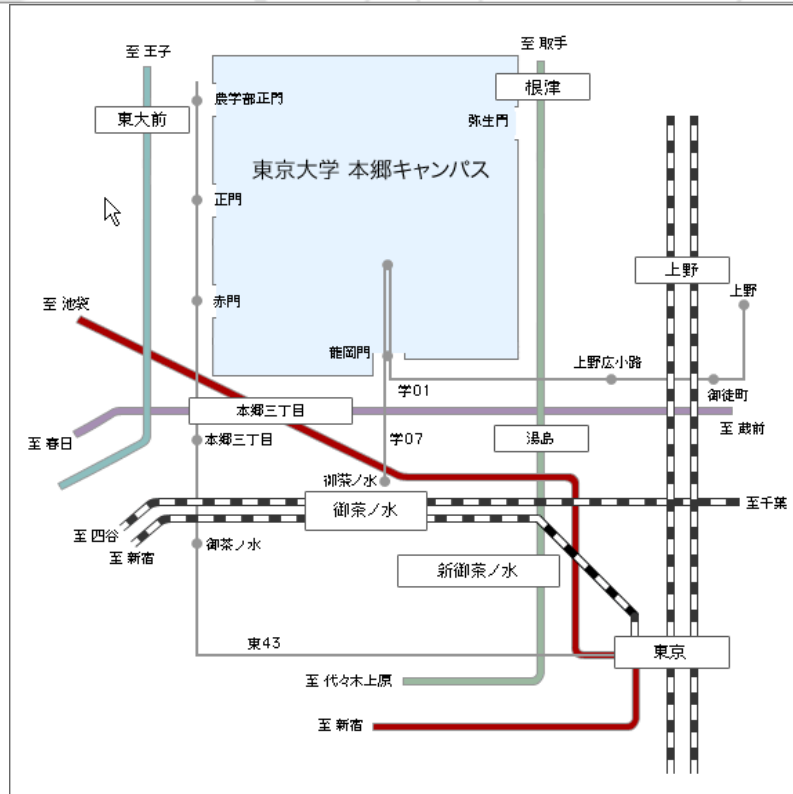
研究代表者：小野寺秀俊 (京大)，坂井修一 (東大)，坪内和夫 (東北大)，安浦寛人 (九大)

17:40 閉会

18:00-19:30 研究交流会 (会費：3000円予定)

場所：武田ホールホワイエ

「ディペンダブルVLSIシステムワークショップ 2011/12」会場案内



最寄り駅	所要時間
本郷三丁目駅(地下鉄丸の内線)	徒歩8分
本郷三丁目駅(地下鉄大江戸線)	徒歩6分
湯島駅又は根津駅(地下鉄千代田線)	徒歩8分
東大前駅(地下鉄南北線)	徒歩1分
春日駅(地下鉄三田線)	徒歩10分